研究スタッフ

准教授: 池田 正二

研究員: 甘 華東、 研究員: 三浦 勝哉

研究員: 山本 浩之、 研究員: 山本 弘輝

研究目的

本研究部では、不揮発・高速・無限回の書き換えが可能なギガビット級のスピンメモリの実現に向けた要素技術の開発を行っている。

主な研究テーマ

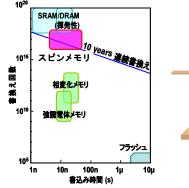
1. 要素技術の開発

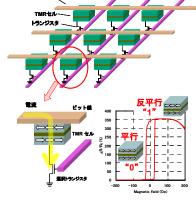
78%のTMR比を得た。

ギガビット級 スピンメモリ実現の要素技術に高トンネル磁気抵抗(TMR)化が挙げられ、単層 Mg0面内磁化TMR素子で室温604%(低温1144%)の世界最高のTMR比を得ることに成功した。低消費電力情報書込みと熱安定性が期待される垂直磁気異方性TMR素子において、電極材料にCoFe/Pd垂直磁化多層膜を用いることで

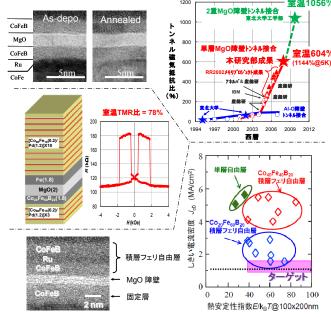
スピンメモリ・ロジック応用に向け、 CoFeB/Ru/CoFeB積層フェリ自由層TMR素子 を開発し、スピン注入磁化反転の**しきい電流** 密度 J_{c0} =1.5MA/cm 2 とそのときの<mark>熱安定性指数 E/k_BT =75</mark> (接合面積:100×200nm 2)を実現した。

Appl. Phys. Lett. 93 (2008) 082508, IEEE Trans. Magn. 45 (2009) 3476, IEEE Trans. Magn., 44 (2008) 1962





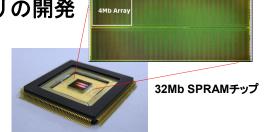
メモリ比較



日立 & 東北大 VLSI Circuit s2009

2.スピン注入磁化反転方式を用いたスピンメモリの開発

上記の研究成果から成るTMR素子をメモリセルに用いて、1.8Vの低電力で、書き込み時間40ナノ秒、読出し時間32ナノ秒の高速動作をする世界最大規模の32メガビットのスピン注入磁化反転RAM(SPRAM)チップを試作した。



本研究は、文部科学省委託研究「次世代IT基盤構築のための研究開発」の援助のもと行われた。

高機能・超低消費電カスピンデバイス・ストレージ 基盤技術の開発 プロジェクトリーダ 大野英男

研究概要と目標

本プロジェクトでは、世界をリードするナノスピン材 料・デバイス技術を基軸に、スピンデバイス・スト レージ基盤技術を創成・確立し、我が国主導の継 続的なイノベーションを実現することを目的としてい ます。

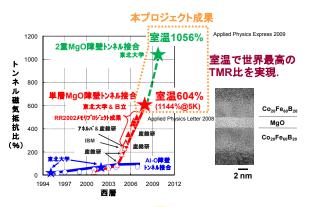
研究開発の実施体制

高機能・超低消費電力スピンデバイス・ストレージ基盤技術の開発 リーダ: 大野英男 (株) 三菱総研 亀井信一 ↓ 推進支援 (強いリーダシップと推進委員会によるステアリング) 超高速・多機能スピンデバイス 超高速大容量ストレージシステム 東北大学 電気通信研究所 大野英男,羽生貴弘,白井正文,長谷川晴弘 遠藤哲郎,松倉文礼,池田正二,大野裕三 大学の知の活用 大学院工学研究科 多元物質科学研究所: 金属材料研究所: (集中研方式) ナノスピン磁性材料と 東京大学 田中雅明 超微細加工の研究基盤施設 松岡浩 研究協力 スピン 回路 テラビット級次世代 垂直記録技術 産学連携研究の体制支援: IT-21センター(連携協定, 知財権規程, 等) (M)ULVAC 織日立製作所 健實芝 富士電機デバイステクノロジー(戦) 高極伸幸 伊藤顕知、中本一広、 浜田憲男 HITACHI 喜々津哲. 大沢祐一 Canon Anelva 企業側人件費・研究開発費の負担

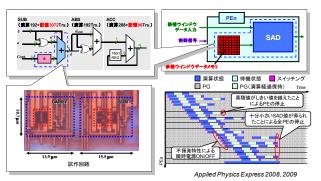
これまでの主な成果

量産設備を用いた試作等の協力体制

MgO障壁層を用いたTMR素子の高出力化



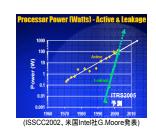
MTJ/CMOS混載不揮発ロジックとそのシステム応用

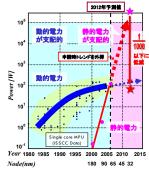


申請時トレンド外挿値と比較し,電力・速度比1/10以下の原理検証・

サブテーマ① サブリーダ:大野英男

「次世代高機能・低消費電力スピンデバイス 基盤技術の開発」





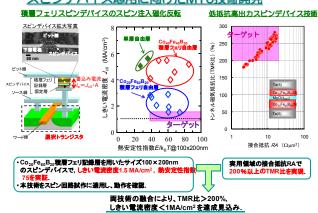
トランジスタのリーク電流⇒集積回路における 電力/速度比が著しく増大

1)不揮発性⇒待機電力削減 2) 記憶と演算の一体化⇒高集積化効果

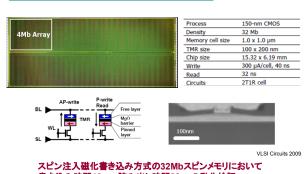
革新的なナノスピン材料・素子の創成と、高速・不揮発 ロジックインメモリの開発により、演算デバイス・回路の 電力/速度比を1/1000以下に(申請時トレンド外挿値と比較)

サブテーマ②「大容量ストレージシステムの開発」 はIT21センター参照.

スピンデバイス応用に向けたMTJ技術開発



32Mbスピンメモリ(SPRAM)の開発



書き込み時間40ns、読み出し時間32nsの動作検証