

文部科学省「次世代 IT 基盤構築のための研究開発」  
高機能・超低消費電力スピndeバイス・ストレージ基盤技術の開発  
平成 20 年度第 1 回成果報告会のご案内

拝啓、皆様にはますます御健勝のこととお慶び申し上げます。

東北大学電気通信研究所では、昨夏、文部科学省「次世代 IT 基盤構築のための研究開発」の「高機能・超低消費電力コンピューティングのためのデバイス・システム基盤技術の研究開発」の委託研究を受託し、スピンを操る技術をもとに、メモリ、ロジック回路、ストレージ等の高機能・超低消費電力コンピューティングのための基盤技術を開発することを目的に、産学連携で研究開発を推進しております。

つきましては、本プロジェクトの平成 20 年度第 1 回成果報告会を下記の通りに開催することになりました。皆様にはぜひご出席の上、忌憚のないご意見、ご指導を賜りますようご案内申し上げます。また、お知り合いの方で本成果報告会に興味をお持ちの方がおられましたらぜひお声がけいただいでご出席いただければ幸甚に存じます。

ご多忙のところ誠に恐縮ではございますが、何卒よろしくお願い申し上げます。 敬具

プロジェクトリーダー 大野英男

日時： 2008 年 6 月 26 日（木） 13:00～17:00

場所： 東北大学電気通信研究所附属ナノ・スピン実験施設 4 階 カンファレンスルーム

プログラム：

1. 開会の挨拶 大野英男（東北大） 13:00
  2. 次世代高機能・低消費電力スピndeバイス基盤技術の開発
    - 1) 成果の概要 大野英男（東北大） 13:05～13:15
    - 2) ナノスピン材料に関する研究 池田正二（東北大） 13:15～13:35
    - 3) スピン素子に関する研究 安藤康夫（東北大） 13:35～13:55
    - 4) スピン回路に関する研究 羽生貴弘（東北大） 13:55～14:15
    - 5) 高熱安定・低電流スピントルク磁化反転 TMR 素子の開発 14:15～14:35  
伊藤顕知，三浦勝哉（日立），長谷川晴弘，池田正二（東北大）
    - 6) スピndeバイス成膜・加工技術の開発 14:35～14:55  
森田正，小野一修，今北健一，山本弘輝（アルバック），  
池田正二，大野英男（東北大）  
～ 休憩 ～ 14:55～15:20
  3. 超高速大容量ストレージシステムの開発
    - 1) 成果の概要 村岡裕明（東北大） 15:20～15:30
    - 2) テラビット級次世代垂直記録技術
      - 次世代垂直記録媒体の開発 島津武仁（東北大） 15:30～15:50
      - 超高感度リーダ技術の開発 高橋宏昌（日立） 15:50～16:10
      - 垂直型高分解能ライトヘッドの開発 山川清志（東北大） 16:10～16:30
      - 超テラビット記録方式の開発 青井 基（東北大） 16:30～16:50
    - 3) 超高速並列階層型サブシステム 藤本和久（東北大） 16:50～17:10
- 懇親会（学内会場にて） 18:15～19:30

お問い合わせ： 東北大通研 島津武仁（[shimatsu@riec.tohou.ac.jp](mailto:shimatsu@riec.tohou.ac.jp), Tel: 022-217-5498）

大野裕三（[ono@riec.tohoku.ac.jp](mailto:ono@riec.tohoku.ac.jp), Tel: 022-217-5554）

Web site： <http://www.spin-storage.riec.tohoku.ac.jp/>